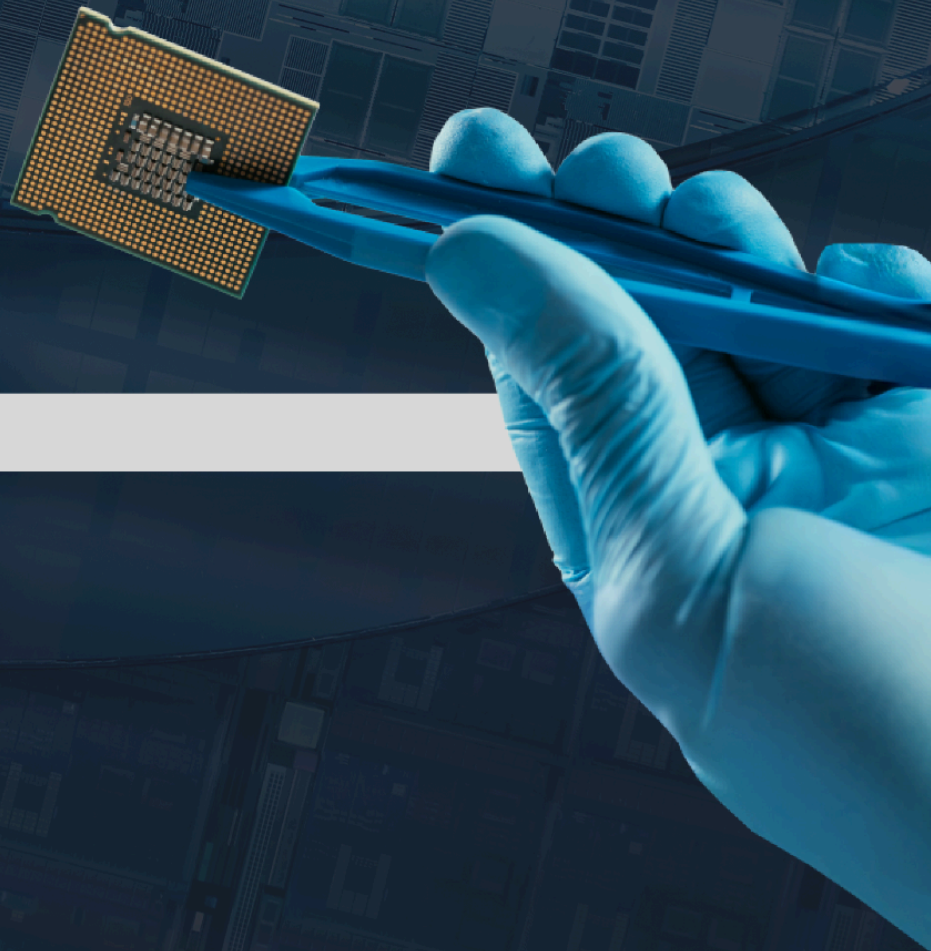


Assembly, Testing and Packaging (Manufactura Backend ATP de Semiconductores)

2026



Assembly, Testing and Packaging

La industria global de semiconductores se ha consolidado como uno de los pilares estratégicos del desarrollo económico y tecnológico a nivel mundial, representando una oportunidad histórica para México y otros países. En este contexto, uno de los desafíos más críticos es la formación y desarrollo de talento altamente especializado, particularmente en áreas clave como Assembly, Test and Packaging (ATP), fundamentales para la integración de los distintos países en etapas de mayor valor dentro de la cadena global de suministro.

En este sentido, diversas organizaciones e instituciones de distintos países, en colaboración con la Iberoamerican Technology Foundation y Banco Santander, impulsan este proyecto estratégico orientado a fortalecer el talento y la competitividad regional en el sector de semiconductores.

El fortalecimiento de capacidades en ATP no solo permite consolidar ventajas competitivas en manufactura avanzada, sino que también impulsa la transición hacia actividades de mayor sofisticación tecnológica. En este contexto, el desarrollo de talento especializado se posiciona como un habilitador clave para fortalecer los ecosistemas productivos y consolidar el posicionamiento de América Latina dentro de la industria global de semiconductores.

CONVOCAN

A docentes de escuelas y facultades de ingeniería de diversos países, con el objetivo de fortalecer sus competencias mediante una comprensión integral de la cadena de valor de los semiconductores, particularmente en los procesos de manufactura backend, a partir de las necesidades concretas definidas por la industria del sector.

ANTECEDENTES

Esta iniciativa brinda una comprensión integral de los procesos de manufactura backend, fundamentales para la industria de semiconductores, fortaleciendo así las capacidades académicas y técnicas.

Una fuerza laboral altamente calificada en este sector tiene el potencial de atraer inversiones de empresas globales, generar empleos de alto valor y promover el desarrollo económico sostenible. En este contexto, la ubicación estratégica de distintas regiones de América Latina, su infraestructura, su ecosistema tecnológico robusto y la presencia de instituciones de educación superior de prestigio constituyen una base sólida para impulsar este esfuerzo.

Por ello, se busca que los docentes logren:

- Adquirir una comprensión integral de la manufactura de semiconductores en el backend, incluyendo ensamble, pruebas y empaque (Assembly, Testing and Packaging – ATP).

- Desarrollar la capacidad de explicar procesos complejos de ATP de manera clara y estructurada.
- Comprender los principales desafíos y soluciones en la manufactura backend, incluyendo integración de procesos, gestión de rendimiento y análisis de defectos.
- Mantenerse actualizados sobre tendencias emergentes y nuevas tecnologías en la industria de semiconductores.
- Equiparse con el conocimiento y los recursos necesarios para diseñar e impartir contenido educativo de alta calidad en ATP.

Este programa de capacitación está diseñado para fortalecer las competencias de docentes de ingeniería, proporcionándoles una visión completa de la cadena de valor de los semiconductores, con énfasis en los procesos de manufactura backend. El diseño del programa responde a las necesidades específicas definidas por la industria de semiconductores.

El programa integral contempla dos componentes:

1. Programa fundacional de Assembly, Testing and Packaging (ATP).
2. Desarrollo de contenido y recursos para el apoyo de la práctica docente.

Diversas organizaciones e instituciones de distintos países, en colaboración con la Iberoamerican Technology Foundation y Banco Santander, impulsan este proyecto estratégico orientado a fortalecer el talento y la competitividad regional en el sector de semiconductores.

BASES

I. OBJETIVO DEL PROGRAMA

Dicho programa tiene como objetivo fortalecer la industria de semiconductores a través de un enfoque doble: la capacitación especializada de talento, su incorporación a la comunidad de práctica del Centro de Excelencia en Semiconductores (CES), así como la integración de las Instituciones Académicas al CES.

II. POBLACIÓN OBJETIVO

La presente convocatoria está dirigida a docentes de escuelas y facultades de ingeniería, y ofrece una comprensión integral de los procesos de manufactura backend, esenciales para la industria de semiconductores.

III. VIGENCIA

La presente convocatoria estará vigente en el sitio: <https://semi.iberotech.org> a partir del 6 de mayo al 14 de junio de 2026.

IV. DESCRIPCIÓN DEL PROGRAMA

El programa de Assembly, Testing and Packaging busca formar a docentes dotándolos de las competencias que permitan sentar las bases para desarrollar un ecosistema de fuerza laboral calificada y adaptable para respaldar a las empresas de este sector en América Latina.

Programa de Assembly, Testing and Packaging

- Modalidad de impartición: sesiones síncronas online con industria y academia, e instructores especializados, en horarios a definir, además de contenido a realizar en Moodle.
- Duración: 20 semanas.
- Dedicación semanal: 5 a 6 horas.
- Horas totales de dedicación: 120 horas.

Beneficios

- Acceso a contenido síncrono y asíncrono de los distintos módulos temáticos.
- Oportunidades de establecer contacto con líderes de la industria.
- Potencial para futuras investigaciones y colaboraciones.
- Diploma con reconocimiento del Semiconductor Alliance.

El modelo formativo combinará actividades asincrónicas en plataforma LMS, sesiones sincrónicas con expertos y proyectos colaborativos entre pares.

La metodología estará basada en el enfoque “*Learning by Doing*”, permitiendo a los participantes desarrollar competencias técnicas y pedagógicas a través de la práctica, la resolución de problemas reales y el acompañamiento especializado.

El proceso será monitoreado mediante indicadores de avance, estrategias de retención y mecanismos de retroalimentación continua, asegurando la calidad y pertinencia de la formación en cada etapa, con el envío de informes semanales de seguimiento al cliente.

La acreditación y comunidad especializada estará enfocada en consolidar las competencias adquiridas y evidenciar la apropiación de los aprendizajes mediante el desarrollo de un proyecto integrador con aplicabilidad en contextos reales, complementado con seminarios especializados y charlas con la industria.

Como parte del cierre, se otorgarán reconocimientos virtuales emitidos por el Semiconductor Alliance, que acrediten la participación y el cumplimiento de los requisitos establecidos en el programa.

De manera paralela, los graduados se integrarán a la comunidad especializada en semiconductores, que forma parte del Centro de Excelencia. Este espacio continuará operando como un foro permanente para el seguimiento de proyectos, el intercambio de experiencias y el fortalecimiento de una red de formadores en el sector.

Esta etapa culmina un proceso formativo integral cuyo impacto trasciende el ámbito individual, contribuyendo al desarrollo colectivo de un ecosistema sólido de talento especializado en el estado.

V. PERFILAMIENTO DE PARTICIPANTES (ASSESSMENT)

Como parte del proceso de postulación, las personas participantes realizarán un assessment de carácter diagnóstico, cuyo propósito es identificar su perfil académico, experiencia previa y nivel de familiaridad con los temas del programa.

Este ejercicio no es excluyente ni condiciona su participación en el programa; sus resultados serán utilizados únicamente para fines de perfilamiento.

El assessment considerará, de manera referencial, los siguientes aspectos:

- Formación y experiencia en áreas como ingeniería eléctrica, electrónica, mecánica, materiales, química, nanotecnología, física, mecatrónica u otras afines a semiconductores.
- Nivel de dominio del idioma inglés.
- Disponibilidad estimada para dedicar tiempo semanal al programa.
- Interés en fortalecer habilidades profesionales en el sector de semiconductores.
- Disposición para compartir y transferir el conocimiento adquirido en contextos educativos.

VI. PROCESO DE APLICACIÓN

Las y los aspirantes deberán realizar su postulación en el sitio <https://semi.iberotech.org> a partir del 6 de mayo al 14 de junio de 2026, además recibirán una guía para realizar el proceso de registro y posterior aceptación de beca en el portal de Santander Open Academy, disponible en: <https://app.santanderopenacademy.com/>.

En dicho proceso se solicitará la siguiente información:

- Nombre completo.
- Correo electrónico.
- Teléfono.
- Fecha de nacimiento.
- Último grado de estudios.
- Institución de procedencia.
- Número de empleado.

VII. COMUNICACIÓN E INVITACIÓN A LA SESIÓN DE ARRANQUE

Las personas participantes que hayan concluido su proceso de postulación serán invitadas, por la Iberoamerican Technology Foundation, a la sesión de arranque mediante correo electrónico, en el cual se les compartirán los pasos a seguir.

VIII. OBLIGACIONES Y COMPROMISOS DE LAS Y LOS BENEFICIARIOS

Las y los beneficiarios de este programa, se comprometen a:

- a) Participar activamente en las sesiones síncronas, asíncronas y actividades dispuestas para el desarrollo del programa.
- b) Destinar de 5 a 6 horas de dedicación semanal.
- c) Asistir por lo menos al 80 % de las sesiones síncronas en el día y hora programadas.
- d) Notificar sobre cualquier motivo que no le permita continuar con los compromisos del Programa.
- e) Responder las encuestas y formatos que se le soliciten para conocer y mejorar su experiencia durante el programa.
- f) Compromiso para transmitir el conocimiento adquirido, colaborando en procesos de formación de nuevo talento, así como de futuras generaciones de este programa.

IX. CONFIDENCIALIDAD Y PROTECCIÓN DE LA INFORMACIÓN

Los solicitantes, las instituciones académicas, y la Iberoamerican Technology Foundation, establecen que toda información confidencial compartida durante el proceso de convocatoria y operación del programa, será tratada como tal, salvo aquella que esté previamente en el dominio público o sea conocida legítimamente por ambas partes.

Se comprometen a mantener la más estricta confidencialidad y a no divulgar a terceros, excepto en casos requeridos por autoridades judiciales o administrativas competentes según lo establecido por la ley.

La aceptación de estas bases implica el consentimiento de los participantes para la inclusión de sus datos personales en un fichero de titularidad de las entidades organizadoras, su tratamiento automatizado con el fin de gestionar los servicios relacionados con la convocatoria académica, y para recibir información sobre actividades y programas promovidos por dichas entidades.

La información obtenida durante esta convocatoria está sujeta a las disposiciones de la Ley General de Protección de Datos Personales en Posesión de Sujetos Obligados, la Ley Federal de Protección de Datos Personales en Posesión de Particulares, la Ley General de Acceso a la Información Pública, la Ley de Transparencia y Acceso a la Información Pública y la Ley de Protección de Datos Personales en Posesión de Sujetos Obligados.

Durante el proceso de recepción de postulaciones, tanto la información proporcionada como la identidad de los candidatos remitidos serán tratadas de forma confidencial.

X. MODIFICACIÓN DE LAS BASES

El hecho de concurrir a la presente convocatoria supone la aceptación por él o la postulante de sus bases y de su resolución, que será inapelable, y la renuncia a cualquier tipo de reclamación a la Iberoamerican Technology Foundation se reserva el derecho de modificar las bases de la Convocatoria, parcial o totalmente en cualquier momento, informando acerca de las modificaciones introducidas a los candidatos a través del sitio (<https://semi.iberotech.org>).

XI. SITUACIONES NO PREVISTAS

En caso de que surjan situaciones no previstas, tales como fallos técnicos en el sistema de inscripción, cambios inesperados en las condiciones del entorno (como emergencias sanitarias o desastres naturales) que afecten el desarrollo del programa, o cualquier otro evento que pueda afectar la equidad o transparencia del proceso de selección, la Iberoamerican Technology Foundation tomarán las medidas necesarias para resolver dichas situaciones de manera justa y equitativa.

XII. CALENDARIO DEL PROGRAMA

El desarrollo del programa se contempla con base en las siguientes fechas a saber:

Convocatoria	Invitación a Kick Off y próximos pasos	Registro de la beca en el portal de Santander	Kick off del programa	Desarrollo del programa
6 de mayo al 14 de junio de 2026	16 de junio de 2026	6 de mayo al 14 de junio de 2026	Entre el 17 y 19 de junio de 2026*	17-19 de junio al 8 de noviembre de 2026

* Fecha por confirmar

XIII. MÁS INFORMACIÓN

Para cualquier aclaración o información adicional sobre la presente convocatoria, las personas interesadas pueden escribir al correo electrónico: contacto@iberotech.org